

FAQ - Bauelemente

Superpositionsprinzip
Linearisierung von Bauelementen
MOSFET, Aufbau + Funktion, Steuer- und Ausgangskennlinie
CMOS- Inverter
Hochpass, Tiefpass - Bodediagramm
EEPROM - Zelle

Übertragungsfunktion
parasitäre Elemente beim Bipolartransistor
Realisierung eines Bahnwiderstandes (steht nicht im Skriptum - aber Vorlesung)
DRAM - Zelle
Gegenüberstellung FET - Bipolar

Zeitbereich -> Frequenzbereich (warum, und Voraussetzungen)
OPV? , Erklärung, Vergleich ideal - real
Differenzverstärker bipolar
Thyristor Aufbau + Funktion
Transitfrequenz, f_{max}

konzentrierte Bauelemente/ Knotenregel /Maschenregel
pn - Übergang
Sperrschichtkapazität - Varactor
Emittergrundsaltung
Elektrometerverstärker

Transistoren im aktiven Bereich sind Spannungsgest. Stromquellen - Warum? - Kennlinie
Offsetgrößen beim OPV
Bipolartransistor: Aufbau, Funktion, Dotierung, Kennlinie, Linearisieren (ESB), Parasitäre
Elemente
Stromverstärkung beim Bipolartransistor - Streuung
Übertragungsfaktor
Warum ist der MOS - Transistor hochohmiger
Sinn der netzwerkanalytischen Darstellung
Gummelzahl, Gummelplot
MOS-/Bipolartransistor: Vor-/Nachteile
thermisches Verhalten von FET und Bipolartransistor
Addierverstärker
Thevenin - Norton Theorem
Charakteristische Größen beim Bipolartransistor
MOS - Leistungstransistor

**Falls Ihr weitere Fragen gesammelt habt, schickt sie mir bitte an studenten@entner.net.
Danke!**